



PROGRAMACIÓN DE FPGA, TECNOLOGÍA INTEL



MODALIDAD:

Presencial

**DURACIÓN: 30
horas**

OBJETIVO: Formar al educando sobre temas selectos de diseño digital a través de programación en lenguaje de descripción del hardware en alto nivel VHDL utilizando dispositivos lógicos programables para transferir la aplicación de tecnología.

TEMARIO:

1. Dispositivos lógicos programables.

- 1.1. CPLD Dispositivos lógicos programables complejos**
- 1.2. FPGA Arreglos de compuertas programables en campo**
 - 1.2.1. Aplicaciones de FPGA**
- 1.3. Tarjetas de programación bajo la tecnología PLD**
 - 1.3.1. Aplicaciones y entornos de programación**

2.- Programación en VHDL

- 2.1. Definiciones y antecedentes**
- 2.2 Elementos del lenguaje**
 - 2.2.1. Elementos Sintácticos**





**Instituto Tecnológico de
Tláhuac**

2.2.2. Operadores y expresiones

2.3. Tipos de programación

2.3.1 Declaraciones concurrentes

2.3.2 Declaraciones secuenciales

2.4. Programación de FPGA

**3.- Diseño de máquinas de
estados**

**3.1. Model de Mealy y modelo de Moore
o**

3.2 Diseño de una máquina de estados

3.3. Programación de una máquina de estados



2025
Año de
**La Mujer
Indígena**

Av. Estanislao Ramírez #301, Col. Ampliación Selene, C.P. 13430
Tláhuac, CDMX. Tel. 557312 5614 e-mail: cyd_tlahuac@tecnm.mx
tecnm.mx | tlahuac.tecnm.mx

